

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

DETERMINA n. 122/2021

OGGETTO: Determina a contrarre per l'indizione di procedura per combinato disposto art. 63, comma 2, lett. b) e art. 36, comma 2, lett. a) del D. Lgs. 50/2016, così come sostituito dall'art. 51 del D.L. n. 77/2021 conv. in L. n. 108/2021, della fornitura di una Piattaforma di controllo/prototipazione/HIL per sistemi analogici e digitali con elevate dinamiche temporali con funzionalità di: controllo real-time; hardware-in-the-loop; validazione di hardware e software di controllo; sviluppo di schede di controllo A/D prototipali, necessaria alle attività di ricerca del Progetto "ICT For Health" - CUP: E65D18000830006 - Gara numero [8304614] - Codice C.I.G.: 89264779D8".

IL DIRETTORE

VISTO il vigente Statuto di Ateneo, ed in particolare l'art.29, co.13, lett. e), "Dipartimenti";

VISTO il vigente *Regolamento di Ateneo per l'Amministrazione, la Finanza e la Contabilità*, emanato con D.R. n. 2041 del 20.06.2016 ed in particolare l'art.55 "Principi generali", co. 2, e l'art.56 "Riparto di competenze in caso di procedure ordinarie di affidamento", co. 2 e 3;

VISTO il *Regolamento di Organizzazione e Funzionamento del Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione*, emanato con D.R. n.103 dell'11.01.2013;

VISTA la Legge n. 241/1990 e s.m.i., ed in particolare gli artt. 5 "Responsabile del procedimento" e 6 "Compiti del responsabile del procedimento";

VISTO l'art. 32, comma 2, del D.Lgs n. 50/2016 che recita: "*Prima dell'avvio delle procedure di affidamento dei contratti pubblici le stazioni appaltanti, in conformità ai propri ordinamenti, decretano o determinano di contrarre, individuando gli elementi essenziali del contratto e i criteri di selezione degli operatori economici e delle offerte.* Nella procedura di cui all'art. l'art. 32, comma 2, lett. a) la stazione appaltante può procedere ad affidamento diretto *tramite determina a contrarre, o atto equivalente, che contenga in modo semplificato, l'oggetto dell'affidamento l'importo, il fornitore, le ragioni della scelta del fornitore il possesso da parte sua dei requisiti di carattere generale, nonché il possesso dei requisiti tecnico-professionali, ove richiesto*";

CONSIDERATO che nella procedura di cui all'articolo 36, comma 2, lettera a) del D. Lgs. 50/2016, la stazione appaltante può procedere ad affidamento diretto tramite determina a contrarre, o atto equivalente, che contenga, in modo semplificato, l'oggetto dell'affidamento, l'importo, il fornitore, le ragioni della scelta del fornitore, il possesso da parte sua dei requisiti di carattere generale, nonché il possesso dei requisiti tecnico-professionali, ove richiesti.

VISTE le Linee Guida di attuazione del D.lgs. n.50/2016, approvate dal Consiglio dell'Autorità Nazionale Anticorruzione ANAC, ed in particolare: a) Le Linee Guida n. 3 intitolate "*Nomina, ruolo e compiti del responsabile unico del procedimento per l'affidamento di appalti e concessioni*", di cui alla delibera n. 1096 del 26.10. 2016; b) Le Linee Guida n.4 intitolate "*Procedure per l'affidamento dei contratti pubblici di importo inferiore alle soglie di rilevanza comunitaria, indagini di mercato e formazione e gestione degli elenchi di operatori economici*", di cui alla delibera n. 1097 del 26.10.2016 aggiornata alla n. 206 dell'1.03.2018;

VISTI:

- l'art. 26 della legge 488/1999, circa l'obbligo di aderire alle Convenzioni CONSIP;
- l'art. 1 comma 449 della legge 296/2006, così come modificato dall'art. 1, comma 150 della L. 228/2012 circa l'obbligatorietà delle Istituzioni universitarie sono tenute ad approvvigionarsi utilizzando le convenzioni quadro stipulate da Consip S.p.A;
- i commi 510 e 516, dell'art.1 della Legge n.208 del 28.12.2015;
- il D.P.R. 28 dicembre 2000, n. 445;

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

- gli articoli 23 e 37 del D.lgs. 33/2013 ed 1, co. 32, della legge 190/2012, in materia rispettivamente di "Amministrazione trasparente" e "Norme di contrasto alla corruzione";
- il *Regolamento recante codice di comportamento dei dipendenti pubblici*, a norma dell'art.54 del D. Lgs n.165 del 30.3.2001, emanato con D.P.R. n.62 del 16.04.2013;
- il D. Lgs. 18 aprile 2016 n. 50 e s.m.i. – Codice dei Contratti Pubblici;
- il D. Lgs. 19 aprile 2017, n. 56 – Correttivo al Codice dei Contratti Pubblici.;
- l'art. 1, comma 130 della Legge di Bilancio 2019;
- la Legge di conversione n. 55 del 14/06/2019 del DL n. 32 del 18/04/19;
- art. 4, c.1, D.L. n. 126 del 29/10/2019 conv. In L.159/2019;
- D.L. n. 76 del 16/07/2020, conv. L. n.120/2020 Misure urgenti per la semplificazione e l'innovazione digitale;
- art. 236, comma 2, D.L. n.34 del 19/05/2020, c.d. "Decreto Rilancio", conv. in L. n. 77/2020;
- art. 51 del D. L. n. 77 del 31.05.2021, "Governance del Piano nazionale di rilancio e resilienza e prime misure di rafforzamento delle strutture amministrative e di accelerazione e snellimento delle procedure", conv. in L.108/2021;

VISTE le note del Direttore Generale prot. n. 106910 del 17/11/2016 e n. 22057 del 07/03/2017;

PRESO ATTO del Programma biennale degli acquisti di beni e servizi – biennio 2021/2022, ex Art. 21 DLgs 50/16 e s.m.i., che identifica con il CUI n. F00876220633202100026 la procedura di cui all'oggetto della presente determina;

VISTO il Decreto del Direttore Generale n. 848 del 09/08/2018, che nomina la dott.ssa CINZIA CANNIZZARO, Cat. D, Area amministrativa gestionale, Capo dell'Ufficio Contabilità e Responsabile amministrativo-contabile a supporto del Direttore e, in quanto tale, responsabile ai sensi della Legge n. 241/90 dei procedimenti di competenza dell'ufficio;

CONSIDERATO che l'art. 56, punti n. 2, lett. b e 3 del Regolamento d'Ateneo per l'Amministrazione, la Finanza e la Contabilità, emanato con Decreto Rettorale n. 245 del 02.02.15 e succ. mod. e int., individua, in assenza di un espresso provvedimento di nomina, quale Responsabile Unico del Procedimento – RUP, ex art 31 del D.Lgs n. 50/16 per tutte procedure d'affidamento in economia, sostituite dal nuovo codice dalle procedure ex art. 36 D. Lgs. 50/16, il responsabile dell'unità organizzativa competente in ordine alla procedura da nominare;

CONSIDERATO che nel Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione è attivo il progetto ICT for Health, finanziato nell'ambito del programma Dipartimenti d'eccellenza, di cui all'art. 1, commi 314-337 della legge 11 dicembre 2016, n. 232, - CUP E65D18000830006, che prevede, tra gli obiettivi complessivi di sviluppo del dipartimento e al fine di potenziare le già eccellenti realtà dipartimentali nonché di costruire un polo d'eccellenza su tematiche di eHealth, di utilizzare il finanziamento, tra l'altro, per interventi complessi di potenziamento delle infrastrutture previsti nella macroarea di Budget progettuale: E.2 Infrastrutture;

PRESO ATTO che nell'ambito del programma di potenziamento delle infrastrutture del Dipartimento di Eccellenza, è prevista la realizzazione di una *Piattaforma di controllo/prototipazione/HIL per sistemi analogici e digitali con elevate dinamiche temporali con funzionalità di: controllo real-time; hardware-in-the-loop; validazione di hardware e software di controllo; sviluppo di schede di controllo A/D prototipali;*

PRESO ATTO che come da RDA n. DE/05/2021 del Resp. del Progetto, V. Ventre, Ref. Prof. A. Del Pizzo e ng. I. Spina, per la predetta Piattaforma di controllo/prototipazione/HIL si rende necessario procedere all'acquisizione della fornitura dei seguenti beni elettronici e informatici modulari tipo HIL & RCP:

1) **REALTIME SYSTEM WITH MULTIPROCESSOR AND SOFTWARE:**

a) n. 1 SCLX_PU_HCP_3U_RACK - Variant P02/4P

b) n.1 GLC - Variant 1

c) n.1 SCLX_LBX19- Variant D;

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

d) n. 1 ACE_SCLX_DESK_MC – USB- Advanced Control Education Kit SCALEXIO MC Desktop consisting of DS2502 IOCNET Link Board with 4 IOCNET Ports and 6 angle processing units , SCALEXIO Real-Time PC desktop version, SCALEXIO Real-Time Library, SCALEXIO Real-Time Library (MultiCore), CONTROLDESK, ConfigurationDesk - Implementation Version (100), ConfigurationDesk - Implementation Vers. MultiCore, Platform API, USB dongle;

e) n.1 DS6051- BOX_ IOCNET Router - 1 IOCNET uplink port, 2 IOCNET downlink ports;

2) I/O BOARDS:

a) n. 2 DS6121 – BOX - Multi-I/O Board -Multi-I/O Board with tailored channel-set for e-drive control application;

3) FPGA BOARD FOR E-MOBILITY APPLICATION:

a) n. 1 DS6601- BOX- FPGA Base Board - FPGA: Xilinx® Kintex Ultrascale KU035 with 444000 system logic cells;

b) n. 2 DS2655_M1_BOX - I/O Module - Box Version I/O: 5 x A/D, 5 x D/A, 10 x digital I/O;

c) n. 1 DS5450 - Resolver SC Module for DS2655M1;

4) BUS BOARD FOR CAN:

a) n. 1 DS6341- BOX- CAN Board with 4 independent CAN/CAN_FD channels, suited for the LabBox version;

5) CABLE:

a) n. 1 HSL_PATCH - SCLX_10 - High Speed Serial Cable for connection of SCALEXIO Real-Time PC to a workstation/ 10m;

b) n. 1 USB_ETH_ADAPTER -USB to Ethernet Adapter (MABX II) provides a second ethernet interface on notebook or desktop computers to run the MicroAutoBox II, MLBX, DS1007 and the LAN network connection in parallel;

6) SOFTWARE FOR FPGA HIL APPLICATION:

a) n. 1 RTIFPGA_BS – USB - RTI FPGA Programming Blockset with USB dongle;

7) SOFTWARE FOR BUS CONFIGURATION:

a) n. 1 BUS_MANAGER_BASE - USB;

b) n. 1 BUS_MANAGER_PLUS – USB;

c) n.1 CFD_I_CAN – USB - ConfigurationDesk - CAN Module with USB dongle;

8) SOFTWARE FOR VD:

a) n. 1 UC_ASM_VD - University Campaign - ASM VehicleDynamics consisting of Developer Version Licenses of ASM VehicleDynamics Library (incl. RTV), ASM Environment Library (incl. RTV), ModelDesk, MotionDesk ;

b) n. 1 UC_ASM_EC - University Campaign - ASM Electric Comp. Library consisting of Developer Version Licenses of ASM Electronic Components Library incl. ModelDesk;

funzionali alle esigenze del progetto di sviluppo: "000010--ALTRI-2019-DIRETTORE_001_001- Dipartimenti d'eccellenza "Ingegneria Elettrica e delle Tecnologie dell'Informazione" - Legge 232/2016 - art. 1, commi 314-337 - Progetto ICT For Health"- Responsabile Direttore, Prof. G. Ventre; CUP: E65D18000830006; scad. 31.12.2022; Gara numero [8304614] - Codice C.I.G. assegnato: **89264779D8**;

CONSIDERATO che l'esigenza che s'intende soddisfare con l'affidamento in oggetto consiste nell'approvvigionamento di beni informatici ritenuti necessari per lo sviluppo delle attività oggetto del progetto scientifico di eccellenza "ICT for Health", in essere presso il Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione, la cui realizzazione rientra nell'interesse primario dell'Università;

VISTA la vetrina delle convenzioni attive in CONSIP alla data odierna;

CONSIDERATO che i beni oggetto del presente provvedimento non sono attualmente presenti in una Convenzione Consip attiva per la categoria merceologica in argomento, né sono presenti sul Mercato Elettronico della Pubblica Amministrazione, MEPA;

CONSIDERATO che tali beni non rientrano tra i lavori oppure beni e servizi elencati nell'art.1 del DPCM 24 dicembre 2015;

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

VISTO l'art. 63 del D. Lgs. n. 50/16, che disciplina i casi e le circostanze che consentono alle amministrazioni aggiudicatrici di affidare appalti pubblici mediante una procedura negoziata senza previa pubblicazione di un bando di gara, dandone adeguata motivazione circa la sussistenza dei presupposti d'infungibilità nel primo atto della procedura;

PRESO ATTO che, a seguito di indagini di mercato finalizzate ad individuare i fornitori di tale singolare tipologia di beni effettuate dal Referente Ing. I. Spina, è risultato che i beni elettronici e informatici di cui alla presente determina possono essere forniti unicamente da un determinato operatore economico tedesco che si dichiara unico titolare di diritti esclusivi relativi alla produzione e distribuzione dei beni richiesti, e che nello specifico:

- l'operatore economico **dSPACE GmbH** con sede in Rathenaustraße 26, 33102 - Paderborn, Germany, è risultato essere l'operatore economico, titolare del diritto d'esclusiva della tecnologia modulare necessaria alla realizzazione della piattaforma di controllo/prototipazione/HIL richiesta;

CONSIDERATO che alla luce di quanto sopra esposto si è proceduto a richiedere alla **dSPACE GmbH** con sede in Rathenaustraße 26, 33102 - Paderborn, Germany, la migliore offerta per la fornitura dei circuiti integrati oggetto della determina e che in risposta alla suddetta richiesta, l'operatore economico ha presentato il seguente preventivo:

- QUOTATION n. DE0-009986_03, relativo all'acquisto di: 1) *REALTIME SYSTEM WITH MULTIPROCESSOR AND SOFTWARE*: a) n. 1 SCLX_PU_HCP_3U_RACK - Variant P02/4P; b) n.1 GLC - Variant 1; c) n.1 SCLX_LBX19- Variant D; d) n. 1 ACE_SCLX_DESK_MC - USB- Advanced Control Education Kit SCALEXIO MC Desktop consisting of DS2502 IOCNET Link Board with 4 IOCNET Ports and 6 angle processing units, SCALEXIO Real-Time PC desktop version, SCALEXIO Real-Time Library, SCALEXIO Real-Time Library (MultiCore), CONTROLDESK, ConfigurationDesk - Implementation Version (100), ConfigurationDesk - Implementation Vers. MultiCore, Platform API, USB dongle; e) n.1 DS6051- BOX_ IOCNET Router - 1 IOCNET uplink port, 2 IOCNET downlink ports; 2) *I/O BOARDS*: a) n. 2 DS6121 - BOX - Multi-I/O Board -Multi-I/O Board with tailored channel-set for e-drive control application; 3) *FPGA BOARD FOR E-MOBILITY APPLICATION*: a) n. 1 DS6601- BOX- FPGA Base Board - FPGA: Xilinx® Kintex Ultrascale KU035 with 444000 system logic cells; b) n. 2 DS2655_M1_BOX - I/O Module - Box Version I/O: 5 x A/D, 5 x D/A, 10 x digital I/O; c) n. 1 DS5450 - Resolver SC Module for DS2655M1; 4) *BUS BOARD FOR CAN*: a) n. 1 DS6341- BOX- CAN Board with 4 independent CAN/CAN_FD channels, suited for the LabBox version; 5) *CABLE*: a) n. 1 HSL_PATCH - SCLX_10 - High Speed Serial Cable for connection of SCALEXIO Real-Time PC to a workstation/ 10m; b) n. 1 USB_ETH_ADAPTER -USB to Ethernet Adapter (MABX II) provides a second ethernet interface on notebook or desktop computers to run the MicroAutoBox II, MLBX, DS1007 and the LAN network connection in parallel; 6) *SOFTWARE FOR FPGA HIL APPLICATION*: a) n. 1 RTIFPGA_BS - USB - RTI FPGA Programming Blockset with USB dongle; 7) *SOFTWARE FOR BUS CONFIGURATION*: a) n. 1 BUS_MANAGER_BASE - USB; b) n. 1 BUS_MANAGER_PLUS - USB; c) n.1 CFD_I_CAN - USB - ConfigurationDesk - CAN Module with USB dongle; 8) *SOFTWARE FOR VD*: a) n. 1 UC_ASM_VD - University Campaign - ASM VehicleDynamics consisting of Developer Version Licenses of ASM VehicleDynamics Library (incl. RTV), ASM Environment Library (incl. RTV), ModelDesk, MotionDesk ; b) n. 1 UC_ASM_EC - University Campaign - ASM Electric Comp. Library consisting of Developer Version Licenses of ASM Electronic Components Library incl. ModelDesk; per un importo di **€ 40.163,00**;

RITENUTO che, tale tipologia di fornitura ha le caratteristiche per rientrare nell'ambito di una procedura di scelta del contraente del tipo affidamento diretto ex art. 36, comma 2, lett. a) del D. Lgs. 50/2016 e succ. mod. e int., così come sostituito dall'art. 51 del D.L. n. 77/2021, visto l'importo stimato complessivo dell'affidamento inferiore ai € 139.000,00;

DATO ATTO che, anche in applicazione della normativa di cui alla L. n. 120/2020, si procede nel rispetto dei principi di cui all'articolo 30 comma 1, del D. Lgs. 50/2016 e s.m.i con particolare riguardo all'economicità, alla concorrenza, alla rotazione, e al divieto di artificioso frazionamento della spesa, nonché dei principi di cui all'art.34 e art. 42 del D. Lgs.50/2016;

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

CONSIDERATO che l'importo stimato per l'acquisto è pari ad un totale di **€ 40.163,00 escluso IVA**;

TANTO CONSIDERATO appare opportuno, in ossequio al dettato dell'art. 30 del D. Lgs. n. 50/2016 ss.mm.ii., con particolare riguardo al principio di libera concorrenza, procedere alla pubblicazione di un avviso diretto alla preventiva verifica circa l'effettiva unicità dell'operatore economico individuato per la fornitura richiesta;

CONSIDERATO che l'affidamento di cui trattasi, avverrà secondo il criterio del minor prezzo, ai sensi dell'art. 36, comma 9 bis, D. Lgs. n.50/2016;

CONSIDERATO che l'eventuale esito negativo dell'esplorazione di mercato potrà essere ritenuto come conferma dell'effettiva unicità dell'operatore economico individuato: **dSPACE GmbH**;

CONSIDERATO che il contratto avrà per oggetto la fornitura di seguenti beni elettronici ed informatici, come più sopra elencati;

CONSIDERATO che il contratto relativo alla fornitura in oggetto si perfeziona attraverso lo scambio di lettere commerciali, consistenti nella trasmissione del buono d'ordine e accettazione delle offerte da parte dell'operatore economico, da registrare nella procedura di gestione della contabilità U-GOV in uso presso l'Ateneo;

CONSIDERATO che la procedura d'acquisto di cui al presente provvedimento trova copertura contabile sulla unità analitica: UA.00.DIPIETI e, in particolare, sul seguente progetto e conto del Bilancio Unico di Ateneo di Previsione Annuale Autorizzatorio per l'esercizio contabile 2021, di cui è stata verificata la disponibilità dal Responsabile Amministrativo:

Codice progetto: " 000010--ALTRI-2019-DIRETTORE_001_001- Dipartimenti d'eccellenza "Ingegneria Elettrica e delle Tecnologie dell'Informazione" - Legge 232/2016 - art. 1, commi 314-337 - Progetto ICT For Health"- Responsabile Direttore, Prof. G. Ventre; CUP: E65D18000830006; scad. 31.12.2022;

- codice conto: CA.01.10.02.03.01; Rif. DE/05/2021; importo **€ 49.000,00 incluso IVA**, vincolo contabile n. 7288/2021;

VISTE le dichiarazioni Sostitutive rilasciate e rese sotto la propria responsabilità dal Direttore con PG n. 96454 del 06.10.2021, dal RUP con PG. n. 95973 del 05.10.2021, dal Referente per l'acquisto con PG. n. 95966 del 05.10.2021 e dall'assistente amministrativo con PG. n. 95971 del 05.10.2021, ai sensi dell'art. 76 del D.P.R. 445/2000 e del Piano per la Prevenzione della Corruzione di Ateneo (2021-23), con particolare riguardo alla mis. B12_S, circa l'assenza di conflitto d'interesse, l'obbligo di astensione e l'inesistenza di situazioni di incompatibilità previste dalle norme vigenti in relazione allo specifico oggetto di questa procedura di affidamento;

DETERMINA

Per tutte le motivazioni descritte in premessa che qui si intendono integralmente riportate:

1. di provvedere alla pubblicazione sul sito di Ateneo, di un avviso esplorativo diretto alla preventiva verifica circa l'effettiva unicità dell'operatore economico individuato per la fornitura di beni elettronici ed informatici per la Piattaforma di controllo/prototipazione/HIL& RCP di cui alla premessa, al fine di sollecitare eventuali manifestazioni d'interesse di operatori economici in grado di offrire la medesima fornitura;
2. procedere, in caso di esito negativo della procedura esplorativa, all'acquisizione dei seguenti beni elettronici e informatici modulari tipo HIL & RCP per la Piattaforma di controllo/prototipazione: 1) *REALTIME SYSTEM WITH MULTIPROCESSOR AND SOFTWARE:a) n. 1 SCLX_PU_HCP_3U_RACK - Variant P02/4P;b) n.1 GLC - Variant 1;c) n.1 SCLX_LBX19- Variant D;d) n. 1 ACE_SCLX_DESK_MC – USB- Advanced Control Education Kit SCALEXIO MC Desktop consisting of DS2502 IOCNET Link Board with 4 IOCNET Ports and 6 angle processing*

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

- units , SCALEXIO Real-Time PC desktop version, SCALEXIO Real-Time Library, SCALEXIO Real-Time Library (MultiCore), CONTROLDESK, ConfigurationDesk - Implementation Version (100), ConfigurationDesk - Implementation Vers. MultiCore, Platform API, USB dongle;e) n.1 DS6051- BOX_ IOCNET Router - 1 IOCNET uplink port, 2 IOCNET downlink ports; 2) I /O BOARDS:a) n. 2 DS6121 – BOX - Multi-I/O Board -Multi-I/O Board with tailored channel-set for e-drive control application;3) FPGA BOARD FOR E-MOBILITY APPLICATION:a) n. 1 DS6601- BOX- FPGA Base Board - FPGA: Xilinx® Kintex Ultrascale KU035 with 444000 system logic cells; b) n. 2 DS2655_M1_BOX - I/O Module - Box Version I/O: 5 x A/D, 5 x D/A, 10 x digital I/O;c) n. 1 DS5450 - Resolver SC Module for DS2655M1;4) BUS BOARD FOR CAN:a) n. 1 DS6341- BOX- CAN Board with 4 independent CAN/CAN_FD channels, suited for the LabBox version;5) CABLE: a) n. 1 HSL_PATCH - SCLX_10 - High Speed Serial Cable for connection of SCALEXIO Real-Time PC to a workstation/ 10m;b) n. 1 USB_ETH_ADAPTER -USB to Ethernet Adapter (MABX II) provides a second ethernet interface on notebook or desktop computers to run the MicroAutoBox II, MLBX, DS1007 and the LAN network connection in parallel;6) SOFTWARE FOR FPGA HIL APPLICATION:a) n. 1 RTIFPGA_BS – USB - RTI FPGA Programming Blockset with USB dongle;7) SOFTWARE FOR BUS CONFIGURATION:a) n. 1 BUS_MANAGER_BASE - USB; b) n. 1 BUS_MANAGER_PLUS – USB;c) n.1 CFD_I_CAN – USB - ConfigurationDesk - CAN Module with USB dongle; 8) SOFTWARE FOR VD:a) n. 1 UC_ASM_VD - University Campaign - ASM VehicleDynamics consisting of Developer Version Licenses of ASM VehicleDynamics Library (incl. RTV), ASM Environment Library (incl. RTV), ModelDesk, MotionDesk ;b) n. 1 UC_ASM_EC - University Campaign - ASM Electric Comp. Library consisting of Developer Version Licenses of ASM Electronic Components Library incl. ModelDesk; attraverso l'indizione di una procedura negoziata senza previa pubblicazione di un bando di gara, ai sensi dell'art. 63, comma 2, lettera b) del D. Lgs. n. 50/2016 ss.mm.ii., con affidamento diretto all'operatore economico in regime di esclusiva: **dSPACE GmbH** con sede in RathenaustraÙe 26, 33102 - Paderborn, GERMANIA, per l'importo complessivo di **€ 40.163,00 oltre IVA**, senza la necessità di ulteriori determinazioni in tal senso;*
3. di utilizzare quale criterio d'aggiudicazione quello del minor prezzo di cui all'art. 95, comma 4, del D. Lgs. 50/2016;
 4. di stabilire quale importo massimo complessivo della fornitura è la somma di € 40.163,00 oltre IVA;
 5. di garantire la copertura economico-finanziaria a valere sull'Unità unità analitica: UA.00.DIPIETI e, in particolare, sul progetto e conto del Bilancio Unico di Ateneo di Previsione Annuale Autorizzatorio per l'esercizio contabile 2021 indicato nelle premesse del presente provvedimento;
 6. di disporre che il pagamento verrà effettuato a seguito di presentazione di fatture debitamente controllate e vistate in ordine alla regolarità e rispondenza formale e fiscale e a seguito degli accertamenti in materia di pagamenti della PA ed al rispetto degli obblighi previsti dalla L. 136/10;
 7. di pubblicare la presente determina, ai sensi dell'art.29 del D. Lgs 50/2016, come richiamato dall'art. 1 co. 32 della Legge 190/2012 e dall'art.37, co.1, lett b), D. Lgs 33/2013 e ss.mm.ii., nella sezione Amministrazione Trasparente del sito istituzionale dell'Università degli Studi di Napoli Federico II.

Napoli, 08 ottobre 2021

Il Direttore
F.to Prof. Giorgio Ventre